



①9 BUNDESREPUBLIK
DEUTSCHLAND



DEUTSCHES
PATENT- UND
MARKENAMT

⑫ **Offenlegungsschrift**
⑩ **DE 198 52 468 A 1**

⑤ Int. Cl.⁷:
B 60 R 21/01

⑳ Aktenzeichen: 198 52 468.4
㉑ Anmeldetag: 13. 11. 1998
㉒ Offenlegungstag: 25. 5. 2000

DE 198 52 468 A 1

㉓ Anmelder:
Siemens AG, 80333 München, DE

㉔ Erfinder:
Hermann, Stefan, 93096 Köfering, DE

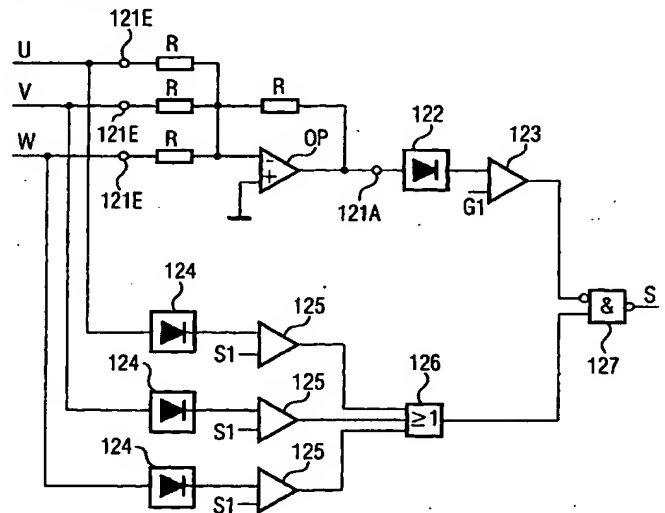
㉕ Entgegenhaltungen:
DE 196 19 414 C1
DE 196 45 952 A1
DE 39 30 302 A1

Die folgenden Angaben sind den vom Anmelder eingereichten Unterlagen entnommen

Prüfungsantrag gem. § 44 PatG ist gestellt

㉖ Steueranordnung für ein Insassenschutzmittel eines Fahrzeugs

㉗ Eine Steueranordnung für ein Insassenschutzmittel eines Fahrzeugs enthält eine Sensoreinrichtung (11) mit drei Beschleunigungssensoren (111, 112, 113). Die Steueranordnung zeichnet sich dadurch aus, daß eine Schaltungsanordnung (12) vorgesehen ist zum Summieren der von den Beschleunigungssensoren (111, 112, 113) gelieferten Beschleunigungssignale (u, v, w) und zum Sperren einer Auslösung des Insassenschutzmittels (2), wenn der Betrag der ermittelten Summe einen Grenzwert (G1) überschreitet.



DE 198 52 468 A 1

Beschreibung

Die Erfindung betrifft eine Steueranordnung für ein Insassenschutzmittel eines Fahrzeugs nach dem Oberbegriff des Patentanspruchs 1.

Eine bekannte Steueranordnung (DE 196 45 952 A1) enthält drei Beschleunigungssensoren, die unterschiedlich gerichtete Empfindlichkeitsachsen in einer in etwa durch die Fahrzeuglängsachse (A-A') und die Fahrzeugquerachse (B-B') festgelegten Ebene aufweisen. In einem Mikroprozessor werden aus zwei der drei von den Sensoren gelieferten Beschleunigungssignale die Richtung und die Stärke einer auf das Fahrzeug einwirkenden Beschleunigung ermittelt. Zumindest eine dieser ermittelten Größen wird unter Verwendung des dritten Beschleunigungssignals überprüft. Wird eine Unstimmigkeit festgestellt, wird ein Auslösen des Insassenschutzmittels, das als Airbag, Gurtstraffer, Überrollbügel, etc. ausgebildet sein kann, verhindert.

Die angestellten Berechnungen sind aufwendig und nur unter Verwendung eines Mikroprozessors zu bewältigen.

Aufgabe der Erfindung ist es, eine Steueranordnung für den Insassenschutz zu schaffen, die auf einfache Art und Weise den Defekt eines Beschleunigungssensors feststellen kann.

Die Aufgabe wird gelöst durch die Merkmale des Patentanspruchs 1.

Dabei wird durch bloße Summation von Beschleunigungssignalen der Beschleunigungssensoren ein Ausfall eines Sensors festgestellt. Weicht die Summe der Beschleunigungssignale erheblich von einem Wert ab, so liegt zumindest ein defekter Sensor vor. Als Folge wird ein Auslösen des Insassenschutzmittels gesperrt. Das Abweichen des Summensignals von dem vorgegebenen Wert wird vorzugsweise dadurch ermittelt, daß der Betrag eines Summensignals aus der Summe aller drei Beschleunigungssignale mit einem Grenzwert verglichen wird. Der Grenzwert kennzeichnet einen Toleranzbereich und ist demgemäß wenig größer als der vorgegebene Wert, vorzugsweise 5% größer. Wird der Grenzwert überschritten, so liegt ein Defekt an zumindest einem der Sensoren oder der Zuleitungen vor, so daß eine Auslöseentscheidung des Insassenschutzmittels möglicherweise aufgrund des Signals eines defekten Sensors getroffen wurde. Ein Auslösen des Insassenschutzmittels wird dann regelmäßig verhindert. Bei funktionstüchtigen Beschleunigungssensoren liefert die obengenannte Summe aufgrund der geometrischen Anordnung und Ausrichtung der Beschleunigungssensoren immer den Nullwert, so daß ein Defekt auf einfache Art und Weise erkannt werden kann. Dabei ist es je nach Anordnung der Beschleunigungssensoren zueinander erforderlich, ein oder mehrere Beschleunigungssignale vor der Summation mit einem konstanten Wert zu multiplizieren, der von den Winkeln zwischen den Beschleunigungssensoren abhängt.

Für die Summenbildung und die Vergleichsoperation ist kein Mikroprozessor erforderlich: Vielmehr können diese Operationen mit einer einfachen Hardware-Schaltung ohne Verwendung eines aufwendigen Rechenmittels durchgeführt werden. Dabei ist insbesondere vorteilhaft, daß der Mikroprozessor, der gewöhnlich zur algorithmischen Auswertung der Beschleunigungssignale und damit zum Generieren eines Zündsignals verwendet wird, nicht weiter durch Berechnungen für die oben genannte Schutzfunktion belastet wird. Weiterhin wird die Schutzfunktion nun von einer von dem Mikroprozessor unabhängigen Hardware durchgeführt. Damit wird die Wahrscheinlichkeit einer Fehlauflösung aufgrund eines defekten Bauteils der Steueranordnung, z. B. eines defekten Mikroprozessors, weiter verringert.

Vorteilhafte Weiterbildungen der Erfindung sind durch

die Unteransprüche gekennzeichnet.

Die Erfindung und ihre Weiterbildungen werden anhand von Ausführungsbeispielen in der Zeichnung näher erläutert. Es zeigen:

5 Fig. 1 ein Fahrzeug mit einer Steueranordnung,

Fig. 2 ein Blockschaltbild der Steueranordnung,

Fig. 3 und 5 ein Vektorabbild der Beschleunigungssensoren, und

10 Fig. 4 eine in der Steueranordnung enthaltene Schaltungsanordnung.

Gleiche Elemente und Signale erhalten figurenübergreifend die gleichen Bezugszeichen.

15 Fig. 1 zeigt die erfindungsgemäße Steueranordnung in einem Fahrzeug. In etwa zentraler Position im Fahrzeug, insbesondere im Schwerpunkt des Fahrzeugs, ist ein Steuergerät 1 mit einer Sensoreinrichtung 11, einer Schaltungsanordnung 12, einem Mikroprozessor 13 und einem Zündkreis 14 angeordnet. Insassenschutzmittel 2 wie Fahrer- und Beifahrerairbag sind mit dem Steuergerät 1 verbunden.

20 Die Sensoreinrichtung 11 enthält drei Beschleunigungssensoren 111, 112 und 113, deren Empfindlichkeitsachsen durch Doppelpfeile in Fig. 1 eingezeichnet sind. Die Empfindlichkeitsachsen liegen in etwa in einer Ebene, die durch die Fahrzeuglängsachse A-A' und die Fahrzeugquerachse B-B' bestimmt ist. Jeder Beschleunigungssensor ist bidirektional oder zweipolig ausgebildet und nimmt Beschleunigungen entlang seiner Empfindlichkeitsachse in Hin- und Rückrichtung auf. Die Sensoreinrichtung 11 ist damit ausgebildet zum Aufnehmen von Beschleunigungen, die von einem 30 Aufprall von vorne, von der Seite, von hinten oder unter einem anderen Winkel in der zuvor beschriebenen Ebene ausgebildet. Damit ist es insbesondere vorteilhaft, über die in Fig. 1 eingezeichneten Insassenschutzmittel auch Seitenairbags, Kopfairbags, Kopfstützenstellmittel etc. einzusetzen und in Abhängigkeit der Beschleunigungssignale zu aktivieren.

35 Fig. 2 enthält ein Blockschaltbild einer erfindungsgemäßen Steueranordnung. Die Beschleunigungssignale u, v und w - die z. B. den Beschleunigungssensoren 111, 113 und 112 zuordenbar sind - werden im Mikroprozessor 13 algorithmisch verarbeitet und dabei insbesondere Intergrationsvorgängen, Vergleichsvorgängen etc. unterzogen. Wird dabei ein Aufprall als ausreichend schwer erkannt, liefert der Mikroprozessor 13 ein Zündsignal z an einen steuerbaren 45 Schalter 141 des Zündkreises 14.

Bekannte Sensoreinrichtungen waren überwiegend durch die Anordnung zweier zueinander orthogonal angeordneter Beschleunigungssensoren gekennzeichnet. Ein Beschleunigungssensor ist dabei parallel, der andere Beschleunigungssensor quer zur Fahrzeuglängsachse A-A' ausgerichtet. Es existieren eine Vielzahl von Algorithmen, die Sensorsignale derart ausgerichteter Sensoren auswerten, so z. B. ein Algorithmus zur Steuerung der Frontairbags durch Auswertung der Beschleunigung in Richtung der Fahrzeuglängsachse (x-Signal) und ein weiterer Algorithmus zur Steuerung eines 55 Seitenairbags durch Auswertung der Beschleunigung quer zur Fahrzeuglängsachse (y-Signal). Zur weiteren Verwendung dieser Algorithmen in der erfindungsgemäßen Steueranordnung kann der Mikroprozessor oder eine vorgelagerte Hardware-Schaltung Rechenoperationen bereitstellen, mit deren Hilfe die drei Beschleunigungssignale u, v und w in x- und y-Signale umgerechnet werden. Zur Umwandlung werden zunächst die u, v, w-Signale als Multiplikation der x- und y-Signale mit einer Matrix M dargestellt, wobei die 60 Felder der Matrix M durch Winkelfunktionen bestimmt sind. Im folgenden wird die vorgenannte Gleichung nach dem Vektor x, y aufgelöst, so daß die Signale x und y durch die Signale u, v, w multipliziert mit einer Matrix T dargestellt

werden. Die Matrix T ergibt sich durch Matrizenmultiplikation der transformierten Matrix M^T mit der invertierten Matrix des Matrizenproduktes aus Matrix M und transformierter Matrix M^T .

Eine Auslöseentscheidung, die alleine auf der algorithmischen Auswertung der Beschleunigungssignale u, v und w beruht, beinhaltet jedoch die Gefahr von unerwünschten Auslösungen aufgrund möglicher Fehler bei Mikroprozessor 13 oder Sensoreinrichtung 11. Deshalb ist ein weiterer steuerbarer Schalter 142, vorzugsweise ein steuerbarer Leistungs-Transistorschalter, im Zündkreis 14 derart angeordnet, daß das Zündelement 21 nur mit Strom aus der Energiequelle U oder einem Zündkondensator C beaufschlagt wird, wenn beide steuerbaren Schalter 141 und 142 leitend geschaltet sind.

Das Sperrsignal s für den zweiten steuerbaren Schalter 142 wird von der Schaltungsanordnung 12 geliefert, die anhand Fig. 4 näher erläutert wird: An den Eingängen der Schaltungsanordnung 12 liegen die Beschleunigungssignale u, v und w an. Diese Beschleunigungssignale u, v und w liegen dabei an den Eingängen 121E eines Summiergliedes 121 an. Das Summierglied ist in bekannter Weise aus Widerständen R und einem Operationsverstärker OP aufgebaut. Der Ausgang 121A des Summiergliedes 121 ist mit einem Eingang eines Gleichrichterelements 122 verbunden. Das Gleichrichterelement 122 – vorzugsweise eine Diode – ist wiederum mit einem Vergleichler 123 verbunden, bevor der Ausgang des Vergleichlers 123 mit dem Eingang eines Verknüpfungselements 127 verbunden ist.

Andererseits liegt jedes Beschleunigungssignal u, v, w an einem Gleichrichterelement 124 – vorzugsweise einer Diode – zur Gleichrichtung an. Die Ausgänge der Gleichrichterelemente 124 sind mit Eingängen von Komparatoren 125 verbunden. Die Ausgänge der Komparatoren 125 sind mit Eingängen eines ODER-Gatters 126 verbunden, dessen Ausgang wiederum mit einem Eingang des Verknüpfungselements 127 verbunden ist.

Im folgenden wird die Funktionsweise der Schaltungsanordnung nach Fig. 4 unter Zuhilfenahme von Fig. 3 erläutert: Das Summierglied 121 summiert die Sensorsignale u, v, w zum Summensignal $u+v+w$ auf. Mit Hilfe des Gleichrichterelements 122 wird der Betrag $|u+v+w|$ des Summensignals $u+v+w$ gebildet. Im Vergleichler 123 wird der Summenbetrag $|u+v+w|$ mit einem Grenzwert G1 verglichen. Wird dieser Grenzwert G1 überschritten, liefert der Vergleichler 123 ein HIGH-Signal an das Verknüpfungselement 127, wird dieser Grenzwert G1 unterschritten, liefert der Vergleichler 123 ein LOW-Signal an das Verknüpfungselement 127.

In Fig. 3 sind die Ausrichtungen der in Winkeln von 120 Grad zueinander angeordneten Beschleunigungssensoren als Koordinaten für die von den Sensoren gelieferten Beschleunigungssignale u, v, w eingezeichnet. Die Plus-Indizes kennzeichnen dabei den positiven Wertebereich eines Signals, die Minus-Indizes den negativen Wertebereich. Ferner ist als Vektor eine auf das Fahrzeug einwirkende, beispielhafte Beschleunigung a eingezeichnet. Die senkrechten Projektionen dieses Vektors a auf die einzelnen Beschleunigungskoordinaten u, v und w liefern die von den Beschleunigungssensoren 111, 112 und 113 gelieferten Signale u_a , v_a und w_a . Es ist ersichtlich, daß eine Summation dieser Signalgrößen – unter Berücksichtigung ihrer Vorzeichen – Null ergibt. Eine Summation mit diesem Ergebnis ist wiederum Zeichen dafür, daß alle drei Beschleunigungssensoren funktionstüchtig arbeiten. Würde ein Sensor einen Defekt aufweisen und beispielsweise ein Nullsignal liefern, würde die Summe der anderen beiden Signale nicht zu einer Null als Ergebnis führen und somit ein Fehler erkannt wer-

den. Eine Abweichung der Summe – mit positivem wie mit negativem Vorzeichen – von Null kennzeichnet damit einen Fehler. Eine gewisse Abweichung von Null – gekennzeichnet durch den Grenzwert G1 – ist aufgrund von Meßungenauigkeiten etc. erlaubt. Um das Summensignal nur mit dem positiven Grenzwert G1 vergleichen zu müssen, wird es zuvor gleichgerichtet. Als äquivalente Lösung und damit vom Schutz mitumfaßt ist ein Vergleich des nicht gleichgerichteten Summensignals mit einem positiven und einem negativen Grenzwert G1.

Wird eine erhebliche Abweichung des Summensignals von Null festgestellt, so wird der Schalter 142 nicht geschlossen und damit eine Auslösung verhindert.

Zum anderen wird mit den Gleichrichterelementen 124 jedes Beschleunigungssignal u, v, w gleichgerichtet bzw. mathematisch einer Betragsbildung unterzogen, bevor jedes gleichgerichtete Beschleunigungssignal $|u|$, $|v|$, $|w|$ mit einem Schwellwert S1 verglichen wird. Überschreitet das gleichgerichtete Beschleunigungssignal $|u|$, $|v|$, $|w|$ die Schwelle S1, wird von dem betreffenden Komparator 125 ein HIGH-Signal an das ODER-Gatter 126 geliefert, bei Unterschreiten der Schwelle S1 ein LOW-Signal. Mit diesen Vergleichen soll erkannt werden, ob alle Beschleunigungssignale gleich Null sind. Die Schwelle S1 kennzeichnet dabei wieder einen Toleranzbereich um Null herum.

Dieser vorgenannte Schaltungsbestandteil hat zur Folge, daß mit einem LOW-Signal am Ausgang des ODER-Gatters 126 ein Zustand erkannt wird, bei dem keine Beschleunigung vorliegt oder alle drei Sensoren defekt sind und ein Nullsignal liefern.

Das Verknüpfungsglied 127 ist im Ausführungsbeispiel als UND-Gatter mit einem invertierten Eingang, der mit dem Ausgang des Vergleichlers 123 verbunden ist, und mit einem nicht invertierten Eingang, der mit dem Ausgang des ODER-Gatters 126 verbunden ist, ausgebildet. Der Ausgang des Verknüpfungselements 127 ist invertiert und liefert das Sperrsignal s, das als HIGH-Signal ausgebildet ist, wenn es den Schalter 142 offen hält, und das als LOW-Signal ausgebildet ist, wenn es den Schalter 142 geschlossen hält. In jedem Fall wird ein Schließen des Schalters 142 verhindert ($s = \text{HIGH}$), wenn der Ausgang des Vergleichlers 123 HIGH liefert und damit einen Fehler anzeigt. Andererseits wird ein Schließen des Schalters 142 verhindert ($s = \text{HIGH}$), wenn der Ausgang des ODER-Gatters 126 LOW liefert und damit keine Beschleunigung vorliegt oder einen Dreifach-Sensorfehler angezeigt wird. Nur wenn der Vergleichler-Ausgang 123 LOW liefert, also eine Nullsumme anzeigt, und gleichzeitig mindestens eine Beschleunigungskomponente einen Wert ungleich Null anzeigt, also das ODER-Gatter 126 ein HIGH-Signal liefert, wird der Schalter 142 geschlossen und somit ein Zünden durch den Mikroprozessor 13 erlaubt.

Ein wesentlicher Vorteil der erfindungsgemäßen Steueranordnung ist damit, daß sowohl Einfach-, Zweifach- als auch Dreifachfehler der Sensoren erkannt werden können.

Fig. 5 zeigt eine Sensoreinrichtung mit drei Beschleunigungssensoren, die nun in anderen Winkeln zueinander ausgerichtet sind. Auch mit einer solchen Sensoreinrichtung läßt sich durch eine einfache Summation bzw. eine Differenzbildung als Summation mit negativem Vorzeichen und einem anschließenden Vergleich der Summe mit einem Wert der Ausfall eines Sensors auf äußerst einfache Art und Weise ermitteln. Die Sensoren, die die Signale u und v liefern sind nun in einem 90°-Winkel zueinander angeordnet. Der dritte das Signal w liefernde Sensor ist um jeweils 135° zu den beiden anderen Sensoren versetzt angeordnet. Beispielshaft sei wiederum eine auf die Sensoreinrichtung einwirkende Beschleunigung a als Vektor eingezeichnet, der einen Winkel α zum das Signal x liefernden Sensor auf-

weist. Die Beschleunigungssensoren liefern nun die Signale:

$$\begin{aligned} 1) \quad & u = a \cdot \cos \alpha \quad v = a \cdot \sin \alpha \quad w = -a \cdot \cos(\gamma) = -a \cdot \cos(45^\circ - \alpha) \\ & = -a \cdot (\cos 45^\circ \cdot \cos \alpha + \sin 45^\circ \cdot \sin \alpha) \end{aligned} \quad 5$$

Nach Einsetzen der Gleichungen 1) und 2) in die Gleichung 3) ergibt sich:

$$4) \quad w = -\cos 45^\circ \cdot u - \sin 45^\circ \cdot v \quad 10$$

Diese Gleichung muß bei funktionstüchtiger Sensoranordnung erfüllt sein. Dabei können nach der Gleichung 4) die mit den Faktoren $\cos 45^\circ$ und $\sin 45^\circ$ multiplizierten Sensorsignale u bzw. v mit einem Wert verglichen werden, der sich aus dem Sensorsignal w ergibt. Wird dabei eine erhebliche Abweichung, z. B. von größer 10% festgestellt, so wird eine Auslösung verhindert. Dazu kann ein Grenzwert gebildet werden, der einer zehnprozentigen Abweichung vom Wert w entspricht. Der Betrag der Signalsumme aus u und v wird dann mit diesem Grenzwert verglichen.

Die Auswertung kann aber vorzugsweise auch nach der lediglich durch Umstellung aus Gleichung 4) hervorgehenden Gleichung 5) durchgeführt werden:

$$5) \quad \cos 45^\circ \cdot u + \sin 45^\circ \cdot v + w = 0 \quad 25$$

Dabei wird die Gesamtsumme aus den drei ggf. mit Faktoren $\cos 45^\circ$ bzw. $\sin 45^\circ$ versehenen Beschleunigungssignalen gebildet und deren Betrag mit einem Grenzwert verglichen, der etwas größer ist als der Nullwert.

Patentsprüche

1. Steueranordnung für ein Insassenschutzmittel eines Fahrzeugs, mit einer Sensoreinrichtung (11) mit drei Beschleunigungssensoren (111, 112, 113), die unterschiedlich gerichtete Empfindlichkeitsachsen in einer in etwa durch die Fahrzeuglängsachse (A-A') und die Fahrzeugquerachse (B-B') festgelegten Ebene aufweisen, **dadurch gekennzeichnet**, daß eine Schaltungsanordnung (12) vorgesehen ist zum Summieren von Beschleunigungssignalen (u , v , w) der Beschleunigungssensoren (111, 112, 113) und zum Sperren einer Auslösung des Insassenschutzmittels (2), wenn die ermittelte Summe erheblich von einem Wert abweicht.

2. Steueranordnung nach Anspruch 1, dadurch gekennzeichnet, daß die Schaltungsanordnung (12) zum Summieren aller drei Beschleunigungssignale (u , v , w) ausgebildet ist und zum Vergleichen des Betrags der Summe mit einem Grenzwert (G1).

3. Steueranordnung nach Anspruch 1 oder Anspruch 2, dadurch gekennzeichnet, daß die Funktion der Schaltungsanordnung (12) durch elektrische Bauelemente erreicht wird.

4. Steueranordnung nach Anspruch 2 und Anspruch 3, dadurch gekennzeichnet, daß die Schaltungsanordnung (12) ein Summierglied (121) mit drei Eingängen (121E) für die Beschleunigungssignale (u , v , w) und mit einem Ausgang (121A) für das Summensignal enthält.

5. Steueranordnung nach Anspruch 4, dadurch gekennzeichnet, daß die Schaltungsanordnung (21) ein Gleichrichterelement (122) enthält, dessen Eingang mit dem Ausgang des Summiergliedes (121) verbunden ist.

6. Steueranordnung nach Anspruch 5, dadurch gekennzeichnet, daß die Schaltungsanordnung (12) einen

Vergleicher (123) enthält, dessen Eingang mit dem Ausgang des Gleichrichterelements (122) verbunden ist, und der zum Vergleichen des gleichgerichteten Summensignals mit dem Grenzwert (G1) ausgebildet ist.

7. Steueranordnung nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß die Schaltungsanordnung (12) ausgebildet ist zum Sperren einer Auslösung des Insassenschutzmittels (2), wenn alle Beschleunigungssignale (u , v , w) gleichzeitig etwa einen Nullwert aufweisen.

8. Steueranordnung nach Anspruch 7, dadurch gekennzeichnet, daß die Schaltungsanordnung (21) je Beschleunigungssignal (u , v , w) einen Komparator (125) aufweist zum Vergleichen des zugeführten Beschleunigungssignals (u , v , w) mit einem Schwellwert (S1).

9. Steueranordnung nach Anspruch 8, dadurch gekennzeichnet, daß die Schaltungsanordnung (21) ein ODER-Gatter (126) aufweist, dessen Eingänge mit den Ausgängen der Komparatoren (125) verbunden sind.

10. Steueranordnung nach Anspruch 9, dadurch gekennzeichnet, daß die Schaltungsanordnung (12) ein Verknüpfungsglied (127) enthält, dessen Eingänge mit dem Ausgang des Vergleichers (123) und dem Ausgang des ODER-Gatters (126) verbunden sind, und das an seinem Ausgang ein Sperrsignal (s) liefert.

11. Steueranordnung nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß das Auslösen des Insassenschutzmittels (2) gesperrt wird, indem ein elektrisch steuerbarer Schalter (142), der zwischen einem dem Insassenschutzmittel (2) zugeordneten Zündelement (21) und einer Energiequelle (U) angeordnet ist und zum Auslösen des Insassenschutzmittels (2) leitend geschaltet werden muß, nicht leitend geschaltet wird.

Hierzu 3 Seite(n) Zeichnungen

- Leerseite -

FIG 1

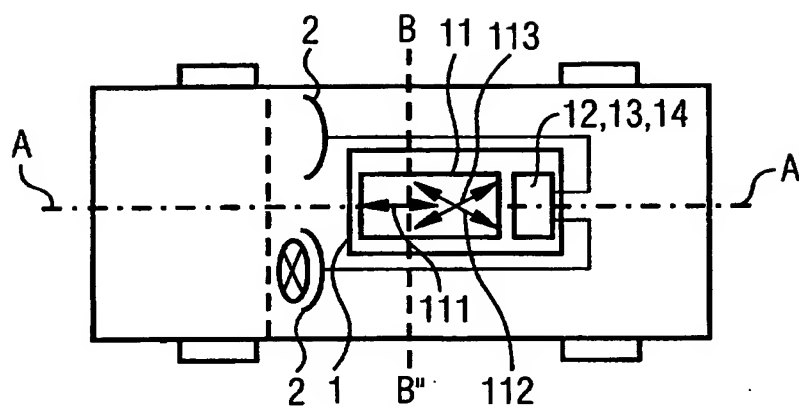


FIG 2

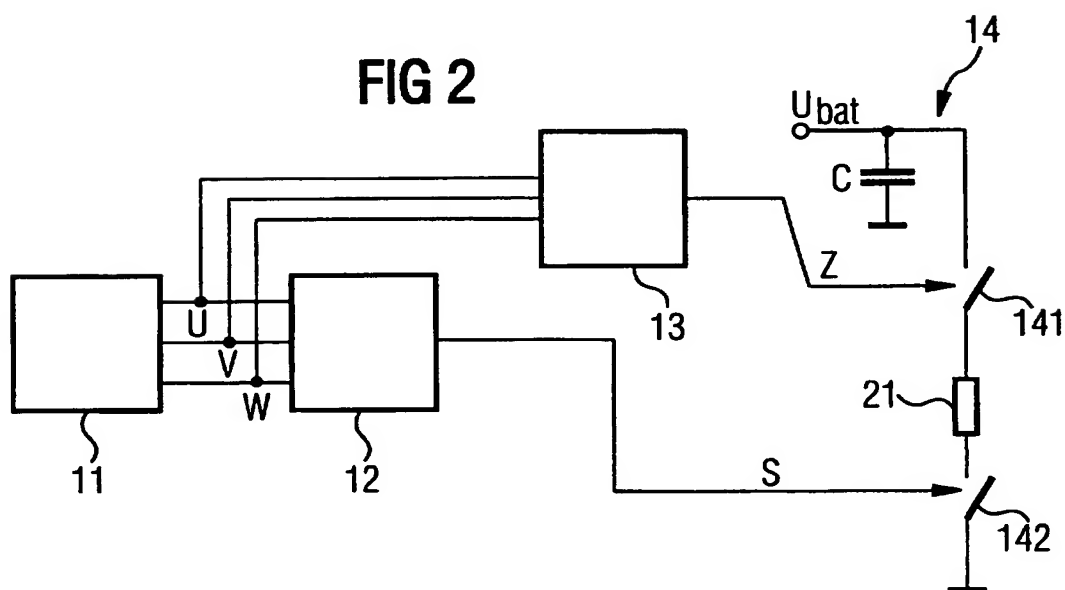


FIG 3

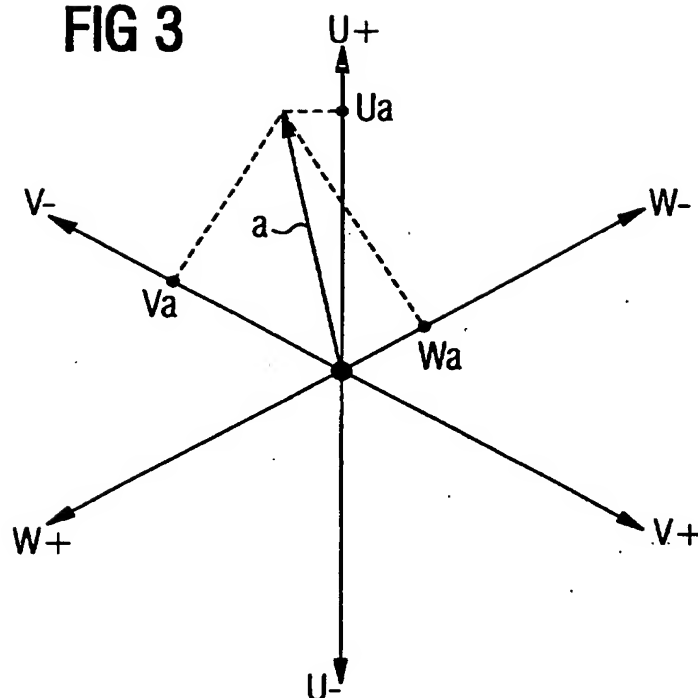


FIG 5

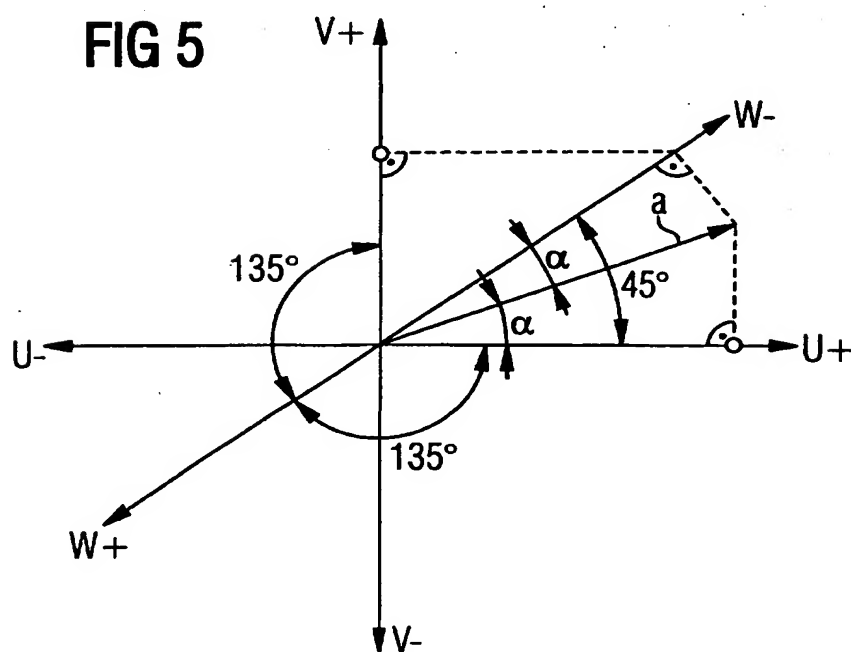


FIG 4

